
LEARNING OUTCOME #3: “an ability to analyze and design sequential logic circuits.”

1. B
2. A
3. A
4. D
5. B
6. C
7. E
8. B
9. D
10. A
11. B
12. A
13. C
14. B
15. D
16. E
17. D
18. D
19. A
20. D
21. C
22. C
23. C
24. C
25. D
26. D
27. B
28. C
29. D
30. A