
LEARNING OUTCOME #3: “an ability to analyze and design sequential logic circuits.”

1. B
2. A
3. D
4. B
5. B
6. D
7. A
8. D
9. C
10. C
11. B
12. D
13. E
14. B
15. B
16. A
17. C
18. B
19. B
20. A
21. C
22. C
23. C
24. B
25. D
26. B
27. A
28. C
29. A
30. B